

МИКРОСХЕМА 533ИД7, 533КП12

Интегральная микросхема 533ИД7 – двоичный дешифратор на 8 направлений.

Интегральная микросхема 533КП12 – двухразрядный четырехканальный коммутатор с тремя устойчивыми состояниями по выходу.

Схема расположения выводов

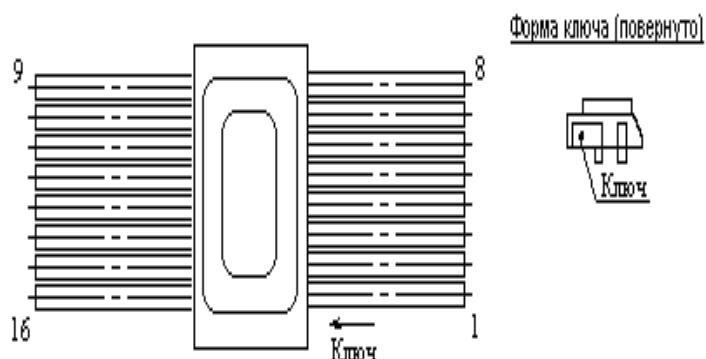


Таблица назначения выводов

Номер выхода	Назначение	
	533КП12	533ИД7
1	Вход разрешения E1	Вход D0
2	Вход выборки разряда SE2	Вход D1
3	Вход A3	Вход D2
4	Вход A2	Вход разрешения E2
5	Вход A1	Вход разрешения E3
6	Вход A0	Вход разрешения E1
7	Выход A	Выход 7
8	Общий	Общий
9	Выход D	Выход 6
10	Вход D0	Выход 5
11	Вход D1	Выход 4
12	Вход D2	Выход 3
13	Вход D3	Выход 2
14	Вход выборки разряда S1	Выход 1
15	Вход разрешения E2	Выход 0
16	UCC	UCC

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ
при $t = (25 \pm 10)^\circ\text{C}$

Наименование			Норма			
			533КП12		533ИД7	
			не менее	не более	не менее	не более
Выходное напряжение низкого уровня, В (UCC = (5 ± 0,5) В),						
UTL, В	UTH, В	IO L, мА				
0,6	2	4	-	0,4	-	-
0,7	2	4	-	-	-	0,4
Выходное напряжение высокого уровня, В (UCC = (5 ± 0,5) В),						
UTL, В	UTH, В	IO L, мА				
0,6	2	-1	2,4	-	-	-
0,7	2	-0,4	-	-	2,5	-
Входной ток высокого уровня, мкА (UCC = (5 ± 0,5) В; UILA = 0,4 В)			-0,36	-	-0,36	-
Входной ток низкого уровня, мА (UCC = (5 ± 0,5) В; UIHB = 2,7 В)			-	20	-	20
Выходной ток низкого уровня в состоянии „Выключено”, мкА (UCC = (5 ± 0,5) В, UCCO = 0,4 В, UTH = 2 В)			-20	-	-	-
Выходной ток высокого уровня в состоянии „Выключено”, мкА (UCC = (5 ± 0,5) В, UCCO = 2,7 В, UTH = 2 В)			-	20	-	20
Ток потребления, мА (UCC = (5 ± 0,5) В)			-	12	-	10
Время задержки распространения при включении, нс (UCC = 5 В)			-	32*	-	41*
Время задержки распространения при выключении, нс (UCC = 5 В)			-	30*	-	27*

* По наихудшему схемотехническому пути.