

МИКРОСХЕМЫ 533ИЕ6, 533ИЕ7, 533СП1

Интегральная микросхема 533ИЕ6 – двоично-десятичный
реверсивный счетчик.

Интегральная микросхема 533ИЕ7 – реверсивный четырех-
разрядный двоичный счетчик.

Интегральная микросхема 533СП1 – схема сравнения двух
четырёхразрядных чисел.

Схема расположения выводов

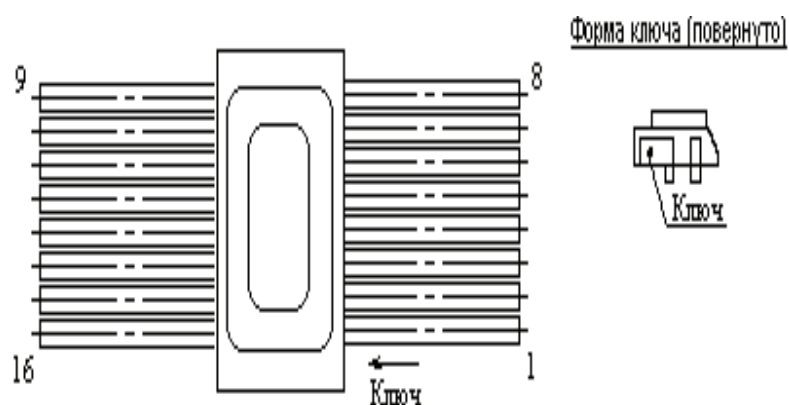


Таблица назначения выводов

Номер вывода	Назначение	
	533СП1	533ИЕ6, 533ИЕ7
1	Вход В3	Выход информационный D1
2	Ввод переноса A<B	Выход Q1
3	Ввод переноса A=B	Выход Q0
4	Ввод переноса A > B	Вход счетный C2
5	Выход A > B	Вход счетный C1
6	Выход A=B	Выход Q2
7	Выход A> B	Выход Q3
8	Общий	Общий
9	Выход B0	Вход информационный D3
10	Вход A0	Вход информационный D2
11	Вход B1	Вход разрешения записи информации EWR
12	Вход A1	Выход переноса CR
13	Вход A2	Выход заема BR
14	Вход B2	Вход установки "0" R
15	Вход A	Вход информационный D0
16	U _{cc}	U _{cc}

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

при $t = (25 \pm 10) ^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Норма			
	533ИЕ6, 533ИЕ7		533СП1	
	не менее	не более	не менее	не более
Выходное напряжение низкого уровня, В ($U_{CC} = (5 \pm 0,5) \text{ В}$, $U_{TL} = 0,7 \text{ В}$, $U_{TH} = 2 \text{ В}$, $I_O = 4 \text{ мА}$)	-	0,4	-	0,4
Выходное напряжение высокого уровня, В ($U_{CC} = (5 \pm 0,5) \text{ В}$, $U_{TL} = 0,7 \text{ В}$, $U_{TH} = 2 \text{ В}$, $I_O = -0,4 \text{ мА}$)	2,5	-	2,4	-
Входной ток низкого уровня, мА ($U_{CC} = (5 \pm 0,5) \text{ В}$; $U_{ILA} = 0,4 \text{ В}$)	-0,4	-	-	-
Выводы				
2,4			-0,4	-
1, 3, 9, 10, 11, 12, 13, 14, 15			-1,2	-
Входной ток высокого уровня, мкА ($U_{CC} = (5 \pm 0,5) \text{ В}$; $U_{IHV} = 2,7 \text{ В}$)	-	20		
Выводы				
2,4			-	20
1, 3, 9, 10, 11, 12, 13, 14, 15			-	60
Ток потребления, мА ($U_{CC} = (5 \pm 0,5) \text{ В}$)	-	30	-	20
Время задержки распространения при включении, нс ($U_{CC} = 5 \text{ В}$)	-	47*	-	30*
Время задержки распространения при выключении, нс ($U_{CC} = 5 \text{ В}$)	-	40*	-	36*

* По наихудшему схемотехническому пути.